

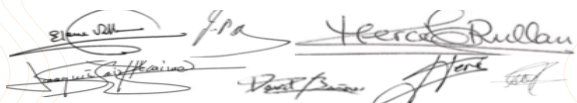
Sep 24, 2024

MD Zishan

has successfully completed

Digital Systems: From Logic Gates to Processors

an online course authorized by Universitat Autònoma de Barcelona and offered through
Coursera



Profesor Elena Valderrama, Escuela de Ingeniería (UAB);
Profesor Jean Pierre Deschamps, Profesor Emérito en la
Universitat Rovira i Virgili; Dr. Lluís Terés, Institut de
Microelectrónica de Barcelona (CSIC); Mercè Rullán, Dept. de
Microelectrónica y Sistemas Electrónicos (UAB); Joaquín Saiz
Alcaine, Ingeniero Informático (UAB); David Bañeres, Estudios
de Informática, Multimedia y Telecomunicación (UOC); Juan
Antonio Martínez, Responsable de la Unidad de Planificación
(APSI)

Este curso requiere una dedicación de 40 horas.

**COURSE
CERTIFICATE**



Verify at:
<https://coursera.org/verify/KXQWUSVH3M4Y>

Coursera has confirmed the identity of this individual and their
participation in the course.